

# Assegno di ricerca biennale

## Sviluppo di kernel e hypervisor per applicazioni ferroviarie

RETIS Lab - Scuola Superiore Sant'Anna



### Obiettivi della ricerca

La ricerca si colloca nell'ambito di un progetto più ampio finanziato da RFI, l'azienda che si occupa delle infrastrutture della Rete Ferroviaria Italiana (<http://www.rfi.it/>). Il progetto di RFI prevede la sostituzione di tutte le piattaforme di calcolo, attualmente utilizzate a bordo dei treni e nelle stazioni, con piattaforme più moderne basate su architetture eterogenee a multiprocessore. Al fine di supportare il software applicativo su tali piattaforme, è richiesto lo sviluppo di meccanismi di kernel e hypervisor che garantiscano requisiti di safety, real-time e fault tolerance.

### Competenze richieste

Programmazione in C/C++, sistemi operativi e architetture di calcolatori.

### Sede di lavoro

L'assegnista lavorerà presso il RETIS Lab (<http://retis.sssup.it/>) della Scuola Superiore Sant'Anna all'interno di un gruppo composto da professori, ricercatori e dottorandi esperti nel settore, con la collaborazione di ingegneri di RFI.

**NOTA: RFI è interessata a valutare l'assunzione dell'assegnista dopo lo svolgimento del progetto.**

### URL per presentare domanda

<https://www.santannapisa.it/it/assegni-di-ricerca-e-selezioni/istituto-di-tecnologie-della-comunicazione-dellinformazione-e-84>

**Termine per la domanda:** 20 luglio 2018

**Durata dell'assegno:** 2 anni con possibilità di rinnovo.

**Importo dell'assegno:** 20.000 €/anno

**Data colloquio:** 1 agosto 2018, ore 10:30

**Sede colloquio:** Istituto TeCIP, Via Moruzzi, 1 – Pisa

**Riferimento:** giorgio.buttazzo@santannapisa.it